


端子台入出力結線図

24P端子台入出力結線図

12	DC24V MAX0.2A	24	SIF
11	DC24V GND	23	SIF
10	H/M	22	WORK3
9	T/H	21	WORK2
8	D/Z	20	WORK1
7	GRAPH TRIG	19	WORK0
6	COM	18	COM
5	OK-COM	17	OK
4	HH-COM	16	HH
3	HI-COM	15	HI
2	LO-COM	14	LO
1	LL-COM	13	LL

尺度	1/2	型式	GD-2 (グラフィックディテクタ)	検図		設計		製図	
受注先				図番	FCC-GD-2-0807-01				
日付	2008. 07. 03.		F.C.C.富士コントロールズ株式会社						